

This Page Is Inserted by IFW Operations  
and is not a part of the Official Record

## BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

## IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,  
please do not report the images to the  
Image Problem Mailbox.**

## (54) INFORMATION STORAGE DEVICE

(11) 63-219044 (A) (43) 12.9.1988 (19) JP

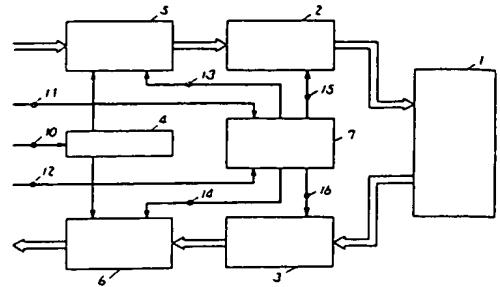
(21) Appl. No. 62-52521 (22) 6.3.1987

(71) MATSUSHITA ELECTRIC IND CO LTD (72) YOSHIO NAKANO

(51) Int. Cl. G06F12/14

**PURPOSE:** To protect an information, and at the same time, to easily perform the copy of a medium as in the past by writing in the information in an information recording area after encoding it into a cipher by the code of a cipher key register, and making the information difficult to understand, at the time of the recording of the information.

**CONSTITUTION:** When a data is written in the recording medium, the code for encoding it into the cipher is set in the cipher key register 4. An encoding means 5 encodes the written data into the cipher by using the contents of the register 4 by the control of a controlling means 7, and a recording means 2 writes in the encoded data in the medium 1. When the data is read out, the code for decoding is set in the cipher key register 4. The controlling means 7 requests the information from an objective sector, and a reproducing means 3 reads out the encoded data from the medium 1 and sends it to a decoding means 6. The decoding means 6 decodes the read out data by the contents of the register 4, and restores and transmits the data.



## (54) IC CARD

(11) 63-219045 (A) (43) 12.9.1988 (19) JP

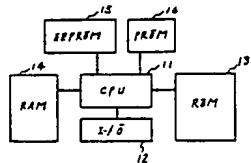
(21) Appl. No. 62-51928 (22) 9.3.1987

(71) HITACHI LTD (72) HIROTAKA MIZUNO(2)

(51) Int. Cl. G06F12/16,G06K19/00

**PURPOSE:** To rewrite a data a number of times more than the life of an EEPROM itself by finding out an area, in which the reliability of a held data decreases in the EEPROM, and securing and using a preparatory storage area substituting for it.

**CONSTITUTION:** The area of the EEPROM (electrically erasable and writable non-volatile memory) 15 is divided into an open area, an operation area, a secret area and a preparatory area. The preparatory area is the area that the substituting storage area of a defective address whose reliability is decided to be decreased in the operation area, is secured. A correspondence relation between the defective address and its substituting address is held in a PROM 16 as a defective address map. When a data on the operation area is read out, at first, it is checked whether it is the defective address or not, by referring to the defective address map in the PROM 16, and if it is registered as the defective address, the substituting address comes to be the candidate of the address, in which the data to be read out next time is held.



## (54) DEFECTIVE MEMORY PROCESSING SYSTEM

(11) 63-219046 (A) (43) 12.9.1988 (19) JP

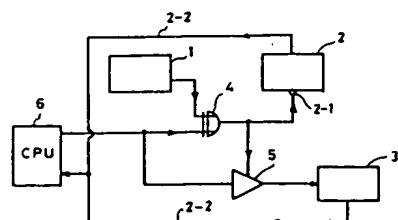
(21) Appl. No. 62-52778 (22) 6.3.1987

(71) FUJITSU LTD (72) SUSUMU TAKAHASHI(1)

(51) Int. Cl. G06F12/16

**PURPOSE:** To realize the effective utilization of a memory capacity through the aid of a simple circuit by comparing a memory access address with a stored defective address, and inhibiting an access to a memory according to said result.

**CONSTITUTION:** When a CPU 6 outputs an access address in order to access the memory 3, the access address is compared with the contents of a defective address register 1 by an EOR circuit 4. As the result, if they coincide, a gate circuit 5 outputs 0, and a data register 2 which receives the output of the circuit 5 through an invertor 2-1, permits the access, by making a coincidence signal into a permission signal (1). Then, the register 2 outputs the data of the address, which the defective address register 1 corresponds to, to a data bus 2-2. The coincidence signal is inputted to the gate circuit 5, and the gate circuit 5 inhibits the access to the memory 3. When the CPU 6 accesses the address, which does not correspond to the defective address, the memory 3 is accessed, and a usual operation is carried forward.



⑨ 日本国特許庁 (JP) ⑩ 特許出願公開  
⑪ 公開特許公報 (A) 昭63-219044

⑤Int.CI.  
G 06 F 12/14

識別記号 320 庁内整理番号 B-7737-5B

⑥公開 昭和63年(1988)9月12日

審査請求 未請求 発明の数 1 (全1頁)

⑦発明の名称 情報記憶装置

⑧特 願 昭62-52521  
⑨出 願 昭62(1987)3月6日

⑩発明者 中埜 善夫 大阪府門真市大字門真1006番地 松下電器産業株式会社内  
⑪出願人 松下電器産業株式会社 大阪府門真市大字門真1006番地  
⑫代理人 弁理士 中尾 敏男 外1名

明細書

1. 発明の名称

情報記憶装置

2. 特許請求の範囲

(1) 記録媒体上に形成される情報記録領域に情報書き込む記録手段と、前記情報記録領域から情報を読み出す再生手段と、暗号鍵レジスタと、情報を暗号化する暗号手段と、暗号化された情報を復号する復号手段と、情報記録時には前記暗号鍵レジスタ内の符号により前記暗号手段で情報を暗号化したのち前記記録手段により情報を前記情報記録領域に書き込み、情報再生時には前記再生手段により前記情報記録領域から情報を読み出したのち前記暗号鍵レジスタ内の符号により前記復号手段で情報を復元するよう制御する制御手段を具備することを特徴とする情報記憶装置。

(2) 暗号手段および復号手段が、暗号鍵レジスタが非暗号化を指示しているときは情報に何の操作も施さない機能を有することを特徴とする特許請求の範囲第1項記載の情報記憶装置。

3. 発明の詳細を説明

産業上の利用分野

本発明は計算機装置の二次記憶などに用いられる情報記憶装置に關し、記録された情報が不正に盗用されるのを防ぐ機能を有するものである。

従来の技術

従来の情報記憶装置としては、磁気テープ、磁気ディスク、磁気ドラムを利用したものがあるが、その機能性、操作性から磁気ディスクが多く使用されている。交換可能(可搬)な媒体は、オフラインの状態ではOSなどによるコンピュータ管理からはずれるため、機密上その管理が重要となる。計算機センターなどでは、媒体の管理は厳重になされているので、むしろオンライン時の悪意をもったユーザからの不正なアクセスや不慮の破壊からの防御の方が問題になる。これには、ユーザIDによってファイルをアクセスする権利があるかどうかを判定するのが一般的である。

それとは別に、近年は、パーソナルコンピュータが普及し、可搬な磁気ディスクであるフロッピ

ーディスクが定着している。現存のパーソナルコンピュータ・システムでは、ユーザ登録つまり登録制度が不要であり、すべてのユーザは対等となっている。情報はフロッピーディスクに格納しておけば、同一の機器でなくても同種の他の機器でも処理が継続でき使い勝手がよい。このときフロッピーディスクは、明示的に機器使用中の情報記憶装置として使用されるだけでなく、暗示的に情報の保存や受け渡しの媒体としても使われていることになる。つまり、オンライン、オフラインの切換が容易であり、しかもその区別が曖昧である。したがって、媒体の保管管理は個人に依存しているのが現状である。

このようなパーソナルコンピュータ・システムでは、ユーザ識別によってファイルのアクセス権を管理するのは難しく、むしろファイル自体に保護をかけるのが有効である。例えば日本公開特許昭和63-178456による「磁気ディスク制御装置」においては、磁気ディスクのセクタごとにパスワード領域とデータ領域を設け、パスワー

ドを備えた情報記憶装置を提供することを目的とする。

#### 問題点を解決するための手段

本発明は、情報記録領域に情報を書き込む記録手段と、情報記録領域から情報を読み出す再生手段と、暗号鍵レジスタと、情報を暗号化する暗号手段と暗号化された情報を復号する復号手段と、それらを制御する制御手段を備えた情報記憶装置である。

#### 作用

本発明は前記した構成により、情報記録時には暗号鍵レジスタの符号により情報を暗号化したのち情報記録領域に書き込むことにより暗解化するものである。

#### 実施例

第1図は本発明の一実施例における情報記憶装置のブロック図を示すものである。第1図において、1は記録媒体、2は記録手段、3は再生手段、4は暗号鍵レジスタ、5は暗号手段、6は復号手段、7は制御手段である。

以上のように構成された本実施例の情報記憶装

置が一致しないとデータをアクセスできない装置を考慮している。また、UNIXのcdコマンドはエオプションの指定により、ファイルからのデータの入出力ごとに復号と暗号を繰り返している。

#### 発明が解決しようとする問題点

しかしながら、第1の引用例の装置による保護では、セクタによって異なるパスワードを付与していると、バックアップディスクの作成（媒体の信頼性や誤消去からの復旧のために複数行なう）時のパスワード入力に問題がある。つまり、パスワードに拘らずデータを復号する機能を提供すると、パスワードそのものの存在価値がなくなる。また既存のディスクデータとは互換性がない。

また、第2の引用例のようにアプリケーションソフトウェアで個別に行なうと、すべてのアプリケーションが対処しなければならなくなり、現在までに蓄積されたソフトウェアも対応させるのは困難である。

本発明はかかる点に鑑み、既存のソフトウェア、既存のディスクにも適用できる、情報保護機能を

置について、以下その動作をフローチャートにしたがって説明する。本実施例では説明上、記録媒体上に形成される情報記録領域をセクタとする。

第2図はデータの書き込み動作を示したフローチャートである。

(W1) 暗号化のための符号Kwtが、暗号鍵設定信号線10により暗号鍵レジスタ4に設定される。

(W2) データ書き込み制御信号線11により目的とするセクタへの情報の書き込みを要求する。

(W3) 制御手段7は暗号要求を暗号信号線13に出す。

(W4) 暗号手段5は書き込みデータ暗号鍵レジスタ4の内容Kwtで暗号化し、記録手段2に送出する。

(W5) 制御手段7は書き込み要求を記録信号線18に出す。

(W6) 記録手段2は暗号化されたデータを記録媒体1に書き込む。

第3図はデータの読み出し動作を示したフローチャートである。

(R1) 復号のための符号Krdが、暗号鍵設定信号線10により暗号鍵レジスタ4に設定される。

(R2) データ読み出し制御信号線12により目的とするセクタからの情報の読み出しを要求する。

(R3) 制御手段7は読み出し要求を再生信号線16に出す。

(R4) 再生手段3は暗号化されたデータを記録媒体1から読み出し、復号手段6に送出する。

(R5) 制御手段7は復号要求を復号信号線14に出す。

(R6) 復号手段6は読み出されたデータを暗号鍵レジスタ4の内容Krdで復号し、データを復元する。

暗号手段5および復号手段6は、暗号鍵レジスタ4の内容が非暗号化を指示しているときはどの

1 ……記録媒体、2 ……記録手段、3 ……再生手段、4 ……暗号鍵レジスタ、5 ……暗号手段、6 ……復号手段、7 ……制御手段。

代理人の氏名 幸理士 中尾敏男 ほか1名

操作も加えない機能を有しているので、暗号化の有無に拘らずバックアップディスクを作成することができ、また、既存の非暗号化データも従来通り扱うことができる。さらに、制御手段7に1回のデータの書き込み動作／読み出し動作終了ごとに暗号鍵レジスタ4の内容を非暗号化指示状態にする機能をもたせれば、マルチプロセス環境下での暗号鍵符号の混在を避けることができる。

#### 発明の効果

以上説明したように、本発明によれば、媒体の複写も従来通り容易に行なえるが、情報の保護も果たされる。また装置内で暗号化を行なうので、既存のソフトウェアを大幅に修正することなく保護機能を利用でき、その実用的効果は大きい。

#### 4. 図面の簡単な説明

第1図は本発明における一実施例の情報記録装置のブロック図、第2図は同実施例における書き込み動作を示すフローチャート、第3図は同実施例における読み出し動作を示すフローチャートである。

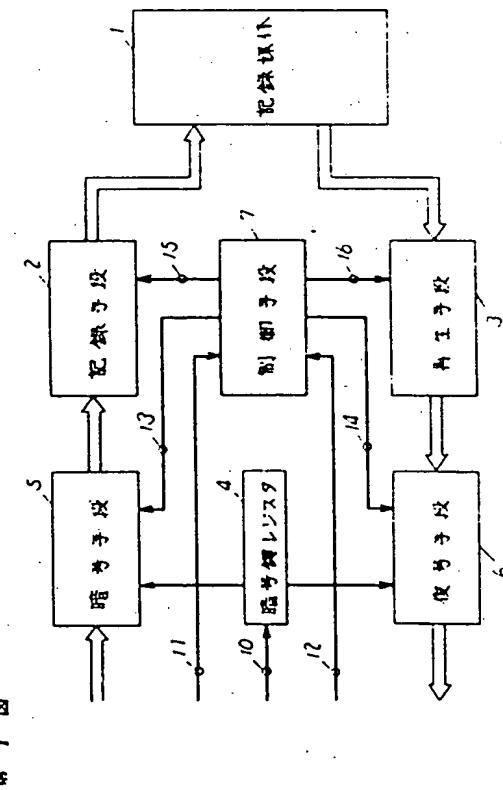
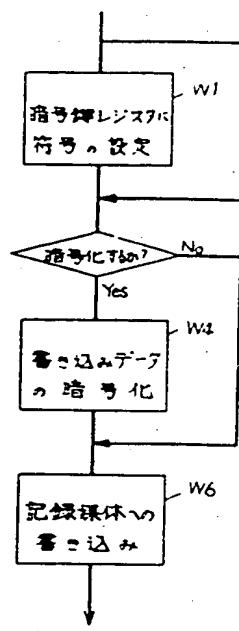


図1  
第1

第 2 図



第 3 図

